

HOLLOW STRUCTURE IN AN INTEGRATED CIRCUIT AND METHOD FOR PRODUCING SUCH A HOLLOW STRUCTURE IN AN INTEGRATED CIRCUIT**Publication number:** DE10109778**Publication date:** 2002-09-19**Inventor:** PAMLER WERNER (DE); SCHWARZL SIEGFRIED (DE); GABRIC ZVONIMIR (DE)**Applicant:** INFINEON TECHNOLOGIES AG (DE)**Classification:****- International:** H01L21/768; H01L23/522; H01L23/532; H01L21/70; H01L23/52; (IPC1-7): H01L23/522; B81B1/00; B81C1/00; H01L21/768**- European:** H01L21/768B6; H01L23/522C; H01L23/532N4**Application number:** DE20011009778 20010301**Priority number(s):** DE20011009778 20010301**Also published as:**

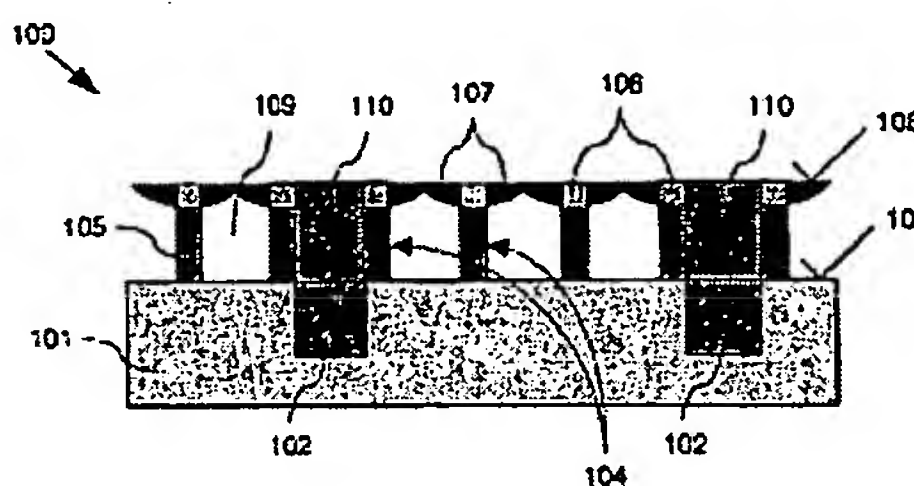
WO02071482 (A3)
WO02071482 (A3)
WO02071482 (A2)
EP1364404 (A3)
EP1364404 (A3)

more >>

Report a data error here

Abstract of DE10109778

The invention relates to a hollow structure (100) in an integrated circuit, comprising a first layer (101), a first layer surface (103) and webs (104) disposed thereon one beside the other, said webs including interstices (401), and a second layer (105) and a third layer (106) disposed thereon. The hollow structure further comprises a fourth layer (107) that closes some of the interstices (401), said fourth layer being disposed on the third layer (106) and having a second layer surface (108), the interstices (401) not being closed by the fourth layer (107) being filled with an electrically conducting material.



Data supplied from the esp@cenet database - Worldwide

BEST AVAILABLE COPY



①⑨ BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENT- UND
MARKENAMT

⑫ **Offenlegungsschrift**
⑩ **DE 101 09 778 A 1**

⑤① Int. Cl.⁷:
H 01 L 23/522
H 01 L 21/768
B 81 B 1/00
B 81 C 1/00

⑳ Aktenzeichen: 101 09 778.6
㉔ Anmeldetag: 1. 3. 2001
㉕ Offenlegungstag: 19. 9. 2002

DE 101 09 778 A 1

㉗ Anmelder:
Infineon Technologies AG, 81669 München, DE

㉘ Vertreter:
Viering, Jentschura & Partner, 80538 München

㉚ Erfinder:
Pamler, Werner, Dr., 80686 München, DE; Schwarzl,
Siegfried, Dr., 85579 Neubiberg, DE; Gabric,
Zvonimir, 85604 Zorneding, DE

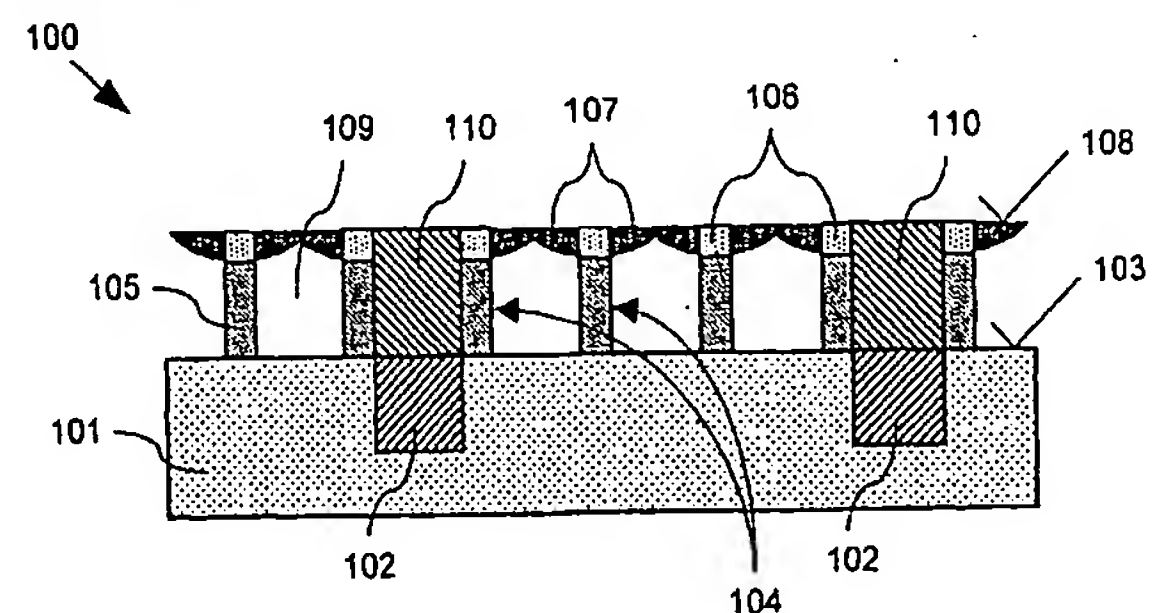
㉞ Entgegenhaltungen:
T. UEDA et al.: A Novel Air Gap Integration Scheme
for Multilevel Interconnects using Self-aligned
Via Plugs; in: 1998 Symposium on ULSI Technology
Digest of Technical Papers, S. 46-47;

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

Prüfungsantrag gem. § 44 PatG ist gestellt

⑤④ Hohlraumstruktur und Verfahren zum Herstellen einer Hohlraumstruktur

⑤⑦ Eine Hohlraumstruktur (100) weist auf eine erste Schicht (101), eine erste Schichtoberfläche (103) und auf dieser nebeneinander angeordnete Stege (104), welche Zwischenräume (401) einschließen sowie eine zweite Schicht (105) und darauf eine dritte Schicht (106) aufweisen, mit einer einige der Zwischenräume (401) abschließenden vierten Schicht (107), welche auf der dritten Schicht (106) angeordnet ist und eine zweite Schichtoberfläche (108) aufweist und bei der mittels der vierten Schicht (107) nicht abgeschlossene Zwischenräume (401) mit elektrisch leitendem Material angefüllt sind.



DE 101 09 778 A 1

[0001] Die Erfindung betrifft eine Hohlraumstruktur und ein Verfahren zum Herstellen einer Hohlraumstruktur.

[0002] Integrierte Schaltungsanordnungen werden mit immer höherer Packungsdichte erzeugt. Dies hat zur Folge, dass Leiterbahnen in Metallisierungsebenen einen immer kleineren Abstand voneinander aufweisen. Dadurch steigen Kapazitäten, die zwischen den Leiterbahnen gebildet werden und zu hohen Signallaufzeiten, hoher Verlustleistung und Übersprechen führen. Bisher wurde zur Isolation zwischen den Leiterbahnen hauptsächlich SiO_2 als Dielektrikum verwendet, dessen relative Dielektrizitätskonstante $\epsilon_r = 3,9$ beträgt.

[0003] Es sind einige Methoden zur Erniedrigung der relativen Dielektrizitätskonstante ϵ_r und damit zur Erniedrigung der Kapazität zwischen Leiterbahnen innerhalb einer Leiterbahnebene bekannt, beispielsweise aus [1] oder [2].

[0004] Gemäß dem zitierten Stand der Technik werden Hohlräume zwischen den Leiterbahnen innerhalb einer Leiterbahnebene erzeugt. Das isolierende Dielektrikum, das die Kapazität zwischen den Leiterbahnen bestimmt, weist somit eine relative Dielektrizitätskonstante ϵ_r auf, die fast gleich Eins ist. Die Leiterbahnen selbst sind dabei zur Isolation oben und unten von massiven SiO_2 -Schichten eingeschlossen.

[0005] Da zur Gesamtkapazität zwischen innerhalb einer Schicht benachbarten Leiterbahnen auch in nicht unerheblichem Maße die Kapazitäten der darunter und darüber liegenden isolierenden Schichten beitragen und diese isolierenden Schichten nach wie vor aus SiO_2 -Vollmaterial bestehen, hat die hohe relative Dielektrizitätskonstante ϵ_r dieser isolierenden Schichten einen beträchtlichen Einfluss auf die Gesamtkapazität zwischen den benachbarten Leiterbahnen. Die hohe relative Dielektrizitätskonstante ϵ_r der isolierenden Schichten aus SiO_2 -Vollmaterial wirkt sich zusätzlich ganz besonders auf die Kapazität von in verschiedenen Schichten benachbart angeordneten Leiterbahnen aus.

[0006] Der Erfindung liegt somit das Problem zugrunde, eine Hohlraumstruktur sowie ein Verfahren zur Herstellung einer Hohlraumstruktur anzugeben, bei der/dem die isolierende Schicht zwischen Leiterbahnen aus verschiedenen Ebenen eine kleine Kapazität auf Grund einer kleinen relativen Dielektrizitätskonstante ϵ_r sowie die Möglichkeit zur Bildung von Kontakten aufweist.

[0007] Das Problem wird durch eine Hohlraumstruktur sowie durch ein Verfahren zur Herstellung einer Hohlraumstruktur mit den Merkmalen gemäß den unabhängigen Patentansprüchen gelöst.

[0008] Eine erfindungsgemäße Hohlraumstruktur weist auf eine erste Schicht, eine erste Schichtoberfläche und nebeneinander angeordnete Stege auf der ersten Schichtoberfläche, wobei die nebeneinander angeordneten Stege Zwischenräume einschließen und eine zweite Schicht eines ersten Isolationsmaterials und eine auf der zweiten Schicht angeordnete dritte Schicht eines zweiten Isolationsmaterials aufweisen. Weiterhin weist die Hohlraumstruktur auf eine zumindest einige der Zwischenräume abschließende vierte Schicht aus einem dritten Isolationsmaterial, das sich nicht auf dem ersten Isolationsmaterial abscheiden lässt. Des weiteren ist bei der Hohlraumstruktur die vierte Schicht auf der dritten Schicht angeordnet. Die vierte Schicht weist eine zweite Schichtoberfläche auf. Schließlich sind bei der Hohlraumstruktur Zwischenräume, die nicht mittels der vierten Schicht abgeschlossen sind, mit elektrisch leitendem Material angefüllt.

[0009] Bei einem Verfahren zur Herstellung einer Hohlraumstruktur wird eine zweite Schicht aus einem ersten Iso-

lationsmaterial auf einer ersten Schichtoberfläche einer ersten Schicht aufgebracht. Eine dritte Schicht aus einem zweiten Isolationsmaterial wird auf der zweiten Schicht aufgebracht, wobei die dritte Schicht eine zu der ersten Schichtoberfläche parallel angeordnete zweite Schichtoberfläche erhält. Aus der zweiten Schicht und der dritten Schicht werden nebeneinander angeordnete Stege mit Zwischenräumen gebildet. Ein drittes Isolationsmaterial wird an den nebeneinander angeordneten Stegen selektiv auf der dritten Schicht aufgebracht, wodurch eine vierte Schicht zwischen und über den nebeneinander angeordneten Stegen gebildet wird. Parallel zur ersten Schichtoberfläche wird die vierte Schicht teilweise entfernt, bis die zweite Schichtoberfläche freigelegt ist. Über einigen Zwischenräumen wird die vierte Schicht vollständig entfernt und schließlich werden diese Zwischenräume mit elektrisch leitendem Material zur Bildung von elektrischen Kontakten zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche gefüllt, wodurch sich eine Hohlraumstruktur ergibt.

[0010] Ein Vorteil der Erfindung kann darin gesehen werden, dass mittels der Hohlraumstruktur als isolierende Schicht zwischen benachbarten Leiterbahnen die relative Dielektrizitätskonstante ϵ_r der isolierenden Schicht zwischen den benachbarten Leiterbahnen fast gleich Eins ist und somit die Kapazität zwischen diesen Leiterbahnen reduziert wird. Die Reduzierung der Kapazität wirkt sich sowohl auf innerhalb einer Schicht benachbarte Leiterbahnen als auch auf in verschiedenen Schichten benachbart angeordnete Leiterbahnen aus. Damit ermöglicht die Hohlraumstruktur eine erhebliche Reduzierung der Gesamtkapazität innerhalb einer integrierten Schaltung.

[0011] Ein weiterer Vorteil der Hohlraumstruktur ist die Bereitstellung von einfach herstellbaren Kontakten zwischen in verschiedenen Schichten angeordneten Leiterbahnen. Mittels der nebeneinander angeordneten Stege und vor allem mittels der von diesen Stegen eingeschlossenen Zwischenräume ist es möglich, bei einigen der Zwischenräume die vierte Schicht gezielt zwischen benachbarten Stegen zu entfernen und dadurch diese Zwischenräume zu öffnen, um dann die geöffneten Zwischenräume mit elektrisch leitfähigem Material anzufüllen und somit Kontakte zwischen einer Schicht unterhalb und einer Schicht oberhalb der Hohlraumstruktur herzustellen.

[0012] Vorzugsweise bilden die abgeschlossenen Zwischenräume Hohlräume zwischen den nebeneinander angeordneten Stegen, der ersten Schichtoberfläche und der vierten Schicht. Diese Hohlräume sind nach Fertigstellung der Hohlraumstruktur mit Luft gefüllt und weisen somit eine relative Dielektrizitätskonstante ϵ_r von fast gleich Eins auf. Somit ist die Kapazitätswirkung der Hohlraumstruktur sehr gering.

[0013] In einer bevorzugten Weiterbildung der erfindungsgemäßen Hohlraumstruktur sind die Hohlräume zur elektrischen Isolierung zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche vorgesehen. Als Alternative zu einer isolierenden Schicht aus Vollmaterial zwischen zwei sogenannten Metallisierungsebenen, also Schichten mit einer oder mehreren integrierten Leiterbahnen und/oder Halbleiterbauelementen, kommt nun die Hohlraumstruktur zur Anwendung, wodurch die Kapazität zwischen benachbarten Leiterbahnen und/oder Halbleiterbauelementen aus verschiedenen Metallisierungsebenen erheblich reduziert und ein Übersprechen der in den Leiterbahnen geführten und/oder Halbleiterbauelementen verarbeiteten Signale verringert wird.

[0014] Vorzugsweise ist die erste Schichtoberfläche teilweise elektrisch leitend. Die erste Schicht kann dabei beispielsweise ein Substrat mit einem oder mehreren integrier-

ten Halbleiterbauelementen sein. Alternativ dazu kann die erste Schicht beispielsweise auch eine Metallisierungsebene mit einer oder mehreren Leiterbahnen sein. Für die Erfindung sind die exakte interne Struktur sowie die Beschaffenheit der ersten Schicht unerheblich, solange die erste Schicht eine Schichtoberfläche aufweist, die vorzugsweise in einer Ebene liegt.

[0015] In einer bevorzugten Weiterbildung der erfindungsgemäßen Hohlraumstruktur sind die mit elektrisch leitendem Material angefüllten Zwischenräume als elektrische Kontakte zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche vorgesehen. Die Kontakte dienen dabei einer gezielten elektrischen Verbindung zwischen einzelnen Leiterbahnen und/oder Halbleiterbauelementen, ohne auf die isolierende Wirkung der Hohlraumstruktur gegenüber den übrigen Leiterbahnen/Halbleiterbauelementen zu verzichten.

[0016] Die Hohlräume der Hohlraumstruktur sind vorzugsweise zur elektrischen Isolierung zwischen Kontakten in verschiedenen Zwischenräumen vorgesehen. Die elektrische Isolierung von Kontakten untereinander ist der elektrischen Isolierung zwischen benachbarten Leiterbahnen vergleichbar und dient der Reduzierung der Kapazität zwischen verschiedenen Signalwegen.

[0017] Vorzugsweise sind die nebeneinander angeordneten Stege gitterförmig angeordnet. Dies hat den Vorteil, dass die Form der Zwischenräume und damit die Form bzw. der Durchmesser der elektrischen Kontakte vorherbestimmt werden kann. Des weiteren bietet eine gitterförmige Anordnung die Möglichkeit, bei geringem Materialaufwand für die Stege eine stabile Hohlraumstruktur aufzubauen und trotzdem eine relative Dielektrizitätskonstante ϵ_r mit einem Wert von fast gleich Eins zu erhalten.

[0018] Die nebeneinander angeordneten Stege und Zwischenräume bilden vorzugsweise eine ebene Hohlraumstruktur mit einer ebenen zweiten Schichtoberfläche. Weiterhin können mehrere dieser ebenen Hohlraumstrukturen übereinander angeordnet sein. Dies hat den Vorteil, dass insgesamt eine breite isolierende Schicht mit durchgängigen Kontakten gebildet werden kann, wobei diese breite isolierende Schicht zur Stabilisierung jedoch aus mehreren, unterschiedlich aufgebauten ebenen Hohlraumstrukturen besteht.

[0019] Bei einem erfindungsgemäßen Verfahren zur Herstellung einer Hohlraumstruktur werden die nebeneinander angeordneten Stege bevorzugt mittels Lithographie und Ätzung erzeugt. Dazu werden die zweite Schicht und die dritte Schicht zunächst flächig übereinander über der ersten Schichtoberfläche aufgebracht. Dann wird die Struktur der nebeneinander angeordneten Stege mittels Lithographie sowohl in die zweite Schicht als auch in die dritte Schicht "geschrieben" und schließlich mittels Ätzung freigelegt. Unter Anwendung einer geeigneten Lithographiemaske wird die Struktur der nebeneinander angeordneten Stege und somit die Form des Gitters vorherbestimmt.

[0020] In einer bevorzugten Weiterbildung des erfindungsgemäßen Verfahrens werden mittels einer selektiven Abscheidung des dritten Isolationsmaterials in den Zwischenräumen Hohlräume zwischen den nebeneinander angeordneten Stegen, der ersten Schichtoberfläche und der vierten Schicht gebildet. Werden die drei Isolationsmaterialien geeignet gewählt, kann erreicht werden, dass sich das dritte Isolationsmaterial selektiv nur an dem zweiten Isolationsmaterial und nicht an dem ersten Isolationsmaterial anlagert. Die vierte Schicht bildet folglich anschaulich eine Art Deckel für die zwischen den nebeneinander angeordneten Stegen befindlichen Zwischenräume.

[0021] Gemäß einer anderen anschaulichen Beschreibung bildet die vierte Schicht, welche selektiv an der dritten

Schicht angelagert ist, zusammen mit der dritten Schicht und der zweiten Schicht eine pilzartige Struktur. Zu diesem Zweck werden bevorzugt folgende Materialien gewählt: für die zweite Schicht Siliziumnitrid (Si_3N_4) als erstes Isolationsmaterial, für die dritte Schicht auf Silan (SiH_4) basierendes, plasmaangeregtes Siliziumdioxid (SiO_2) als zweites Isolationsmaterial und für die vierte Schicht auf ozon-aktiviertem Tetra-Ethyl-Ortho-Silicat (O_3/TEOS) basierendes Siliziumdioxid (SiO_2) als drittes Isolationsmaterial. Dabei wird das auf Silan (SiH_4) basierende, plasmaangeregte Siliziumdioxid (SiO_2) üblicherweise in einem PECVD-Prozess (PECVD = Plasma enhanced chemical vapor deposition = plasmaangeregte chemische Gasphasenabscheidung) abgeschieden. Selbstverständlich können auch andere, elektrisch isolierende Materialien gewählt werden, wenn diese die oben beschriebene Selektivität hinsichtlich ihres Anlagerungsverhaltens zeigen.

[0022] Zum Freilegen der dritten Schicht wird in einer bevorzugten Ausführungsform des erfindungsgemäßen Verfahrens die vierte Schicht mittels chemisch-mechanischen Polierens teilweise entfernt. Da die vierte Schicht nicht nur parallel sondern auch vertikal zur ersten Schichtoberfläche, also auch oberhalb der dritten Schicht, aufgebracht wird, kann mittels eines Abtrags der vierten Schicht parallel zur ersten Schichtoberfläche bis zum Erreichen der dritten Schicht eine einheitliche ebene zweite Schichtoberfläche geschaffen werden, auf welcher weitere Schichten aufgebracht werden können.

[0023] Bei dem erfindungsgemäßen Verfahren wird zur Freilegung einiger Zwischenräume vorzugsweise die vierte Schicht über den Zwischenräumen mittels Lithographie und Ätzung entfernt, wodurch diese Zwischenräume wieder geöffnet werden. Dazu ist die vorherige chemisch-mechanische Polierung der vierten Schicht besonders vorteilhaft, da mittels dieser eine zur ersten Schichtoberfläche parallele Oberfläche der dritten Schicht freigelegt wird. Auf diese Weise werden die Struktur der nebeneinander angeordneten Stege und folglich die Positionen der Zwischenräume sichtbar gemacht. Mittels der Entfernung der vierten Schicht über einigen Zwischenräumen ergeben sich in der Hohlraumstruktur Öffnungen, die von der zweiten Schichtoberfläche bis zur ersten Schichtoberfläche reichen und anschließend zur Bildung von Kontakten mit elektrisch leitendem Material gefüllt werden können.

[0024] Ein Ausführungsbeispiel der Erfindung ist in den Figuren dargestellt und wird im folgenden näher erläutert. Dabei bezeichnen gleiche Bezugszeichen gleiche Komponenten.

[0025] Es zeigen

[0026] Fig. 1 einen Querschnitt durch eine Hohlraumstruktur gemäß einem Ausführungsbeispiel der Erfindung;

[0027] Fig. 2 eine Draufsicht auf die Hohlraumstruktur aus Fig. 1;

[0028] Fig. 3 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem ersten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0029] Fig. 4 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem zweiten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0030] Fig. 5 eine Draufsicht auf die Hohlraumstruktur aus Fig. 4;

[0031] Fig. 6 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem dritten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0032] Fig. 7 eine Draufsicht auf die Hohlraumstruktur

aus Fig. 6;

[0033] Fig. 8 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem vierten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0034] Fig. 9 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem fünften Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0035] Fig. 10 eine Draufsicht auf die Hohlraumstruktur aus Fig. 9;

[0036] Fig. 11 einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur gemäß Fig. 1 zu einem sechsten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung;

[0037] Fig. 12 eine Draufsicht auf die Hohlraumstruktur aus Fig. 11; und

[0038] Fig. 13 einen vergrößerten Ausschnitt aus dem Querschnitt durch die Hohlraumstruktur aus Fig. 1.

[0039] Fig. 1 zeigt einen Querschnitt durch eine Hohlraumstruktur 100 gemäß einem Ausführungsbeispiel der Erfindung.

[0040] Die Hohlraumstruktur 100 weist ein Substrat mit integrierten Leiterbahnen 102 und einer als erste Schichtoberfläche 103 ausgebildeten Substratoberfläche als erste Schicht 101 auf. Als Substratmaterial wurde ein isolierendes Material, vorzugsweise Siliziumdioxid (SiO_2), gewählt. Die erste Schicht kann alternativ auch eine Struktur von integrierten Leiterbahnen mit dazwischen angeordneten Hohlräumen innerhalb der ersten Schicht 101 aufweisen.

[0041] Auf der ersten Schichtoberfläche 103 befinden sich nebeneinander angeordnete Stege 104, welche eine zweite Schicht 105 und eine dritte Schicht 106 aufweisen. Die nebeneinander angeordneten Stege 104 sind in diesem Ausführungsbeispiel gitterförmig mit jeweils konstantem Abstand zueinander und im wesentlichen gleich großen quadratischen Zwischenräumen angeordnet. Die zweite Schicht 105 weist ein erstes Isolationsmaterial, gemäß diesem Ausführungsbeispiel Siliziumnitrid (Si_3N_4), auf. Die dritte Schicht 106 weist ein zweites Isolationsmaterial auf, wobei gemäß diesem Ausführungsbeispiel auf Silan (SiH_4) basierendes, plasmaangeregtes (PECVD-Prozess) Siliziumdioxid (SiO_2) verwendet wird.

[0042] Auf der dritten Schicht 106 zwischen den nebeneinander angeordneten Stegen 104 befindet sich eine vierte Schicht 107 aus einem dritten Isolationsmaterial, gemäß diesem Ausführungsbeispiel auf ozon-aktiviertem Tetraethyl-Ortho-Silicat (O_3/TEOS) basierendes Siliziumdioxid (SiO_2). Auf Grund der geeigneten Wahl der Isolationsmaterialien wird erreicht, dass sich die vierte Schicht 107 selektiv nur an der dritten Schicht 106 bildet. Die vierte Schicht 107 sowie die dritte Schicht 106 haben eine gemeinsame Oberfläche, welche im Folgenden als zweite Schichtoberfläche 108 bezeichnet wird und zur ersten Schichtoberfläche 103 parallel ist.

[0043] Wegen der selektiven Anlagerung der vierten Schicht 107 an der dritten Schicht 106 werden Hohlräume 109 zwischen der ersten Schichtoberfläche 103, den nebeneinander angeordneten Stegen 104 und der vierten Schicht 107 eingeschlossen. Zwischen einigen der nebeneinander angeordneten Stege 104 ist die vierte Schicht 107 wieder entfernt und die zwischen den nebeneinander angeordneten Stegen 104 befindlichen freigelegten Bereiche sind mit elektrisch leitendem Material zur Bildung von elektrischen Kontakten 110 angefüllt.

[0044] Über der zweiten Schichtoberfläche 108 können nach Belieben weitere Metallisierungsebenen aufgebracht

werden. Die erfindungsgemäße Hohlraumstruktur 100 bietet einerseits sowohl eine erhöhte Isolationswirkung zwischen den Leiterbahnen 102 mittels der Anordnung von elektrisch isolierenden Hohlräumen 109, welche die relative Dielektrizitätskonstante ϵ_r zwischen den Leiterbahnen 102 reduzieren, als auch eine erhöhte Isolationswirkung zwischen der ersten Schichtoberfläche 103 und der zweiten Schichtoberfläche 108. Andererseits bietet die erfindungsgemäße Hohlraumstruktur 100 die Möglichkeit einer gezielten Bereitstellung von elektrischen Kontakten 110 zwischen der ersten Schichtoberfläche 103 und der zweiten Schichtoberfläche 108.

[0045] Der Abstand zweier benachbarter nebeneinander angeordneter Stege 104 sowie die Dicke der nebeneinander angeordneten Stege 104 sollten so gewählt werden, dass die erfindungsgemäße Hohlraumstruktur 100 eine gute Tragfähigkeit für über der zweiten Schichtoberfläche 108 angeordnete weitere Schichten und Metallisierungsebenen aufweist. Gemäß diesem Ausführungsbeispiel weisen die nebeneinander angeordneten Stege 104 jeweils eine Dicke von 100 nm und einen Abstand von 500 nm auf.

[0046] Wegen der Selektivität des dritten Isolationsmaterials hinsichtlich des Anlagerungsverhaltens ist die Bildung der vierten Schicht 107 mit dem Entstehen von Wülsten an den oberen Enden der nebeneinander angeordneten Stege 104 vergleichbar. Nach einer gewissen Wachstumszeit überlappen sich die Wülste von benachbarten nebeneinander angeordneten Stegen 104 und bilden eine geschlossene vierte Schicht 107. An den Stellen, an denen sich Wülste überlappen, ist die vierte Schicht 107 am dünnsten. Da zur Bildung der einheitlichen und zur ersten Schichtoberfläche 103 parallelen zweiten Schichtoberfläche 108 die vierte Schicht 104 teilweise wieder entfernt wird, muss darauf geachtet werden, dass der Abstand der nebeneinander angeordneten Stege 104 nicht zu groß gewählt wird, damit die vierte Schicht 107 nicht an den Überlappungsstellen der Wülste wieder aufbricht.

[0047] Fig. 2 zeigt eine Draufsicht auf die Hohlraumstruktur 100 aus Fig. 1. Fig. 2 stellt die in einem quadratischen Gitter befindlichen nebeneinander angeordneten Stege 104 mit der an der zweiten Schichtoberfläche 108 sichtbaren dritten Schicht 106 dar.

[0048] Die meisten quadratischen Zwischenräume zwischen den nebeneinander angeordneten Stegen 104 sind mittels der vierten Schicht 107 bedeckt und schließen Hohlräume 109 ein. Einige der quadratischen Zwischenräume sind jedoch mit elektrisch leitendem Material gefüllt und bilden Kontakte 110 zwischen der ersten Schichtoberfläche 103 und der zweiten Schichtoberfläche 108.

[0049] Die Form des Gitters, welches von den nebeneinander angeordneten Stegen 104 gebildet wird, ist beliebig. Es sind ebenso gut Gitterformen möglich, die zwischen den nebeneinander angeordneten Stegen 104 sechseckige Zwischenräume oder Zwischenräume mit anderen Formen bilden.

[0050] Im Folgenden wird schrittweise ein Verfahren zur Bildung der erfindungsgemäßen Hohlraumstruktur 100 beschrieben.

[0051] In Fig. 3 ist ein Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 300 zu einem ersten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung gezeigt.

[0052] Als erste Schicht 101 wird ein Substrat mit integrierten Leiterbahnen 102 und einer als erste Schichtoberfläche 103 ausgebildeten Substratoberfläche verwendet. Das Substratmaterial ist Siliziumdioxid (SiO_2).

[0053] Auf der ersten Schichtoberfläche 103 wird eine

zweite Schicht 105 aus Siliziumnitrid (Si_3N_4) mittels eines üblichen Standardverfahrens flächig aufgebracht. Auf der zweiten Schicht 105 wird eine dritte Schicht 106 aus Siliziumdioxid (SiO_2) mittels eines auf Silan (SiH_4) basierenden PECVD-Prozesses flächig aufgewachsen. Die dritte Schicht 106 schließt mit einer zweiten Schichtoberfläche 108 parallel zur ersten Schichtoberfläche 103 ab.

[0054] Die Gesamtdicke der zweiten Schicht 105 und der dritten Schicht 106 entspricht der gewünschten späteren Tiefe der Kontakte 110 oder kann an die notwendigen Erfordernisse zur Gewährleistung einer ausreichenden Isolationsfestigkeit angepasst werden. In diesem Ausführungsbeispiel beträgt die Gesamtdicke 400 nm bei einer Dicke von 100 nm für die dritte Schicht 106.

[0055] Fig. 4 zeigt einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 400 zu einem zweiten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung.

[0056] Mittels Lithographie und anschließender Ätzung der zweiten Schicht 105 und der dritten Schicht 106 wird eine gitterförmige Struktur gebildet, welche aus der zweiten Schicht 105 und der dritten Schicht 106 bestehende nebeneinander angeordnete Stege 104 aufweist. Die nebeneinander angeordneten Stege 104 haben jeweils gleiche Abstände zueinander und schließen Zwischenräume 401 ein. Die Zwischenräume 401 reichen bis zur ersten Schichtoberfläche 103.

[0057] Fig. 5 zeigt eine Draufsicht auf die Hohlraumstruktur 400 aus Fig. 4. Fig. 5 zeigt die quadratische Form der Zwischenräume 401 zwischen den nebeneinander angeordneten Stegen 104. Da die Zwischenräume 401 bis zur ersten Schichtoberfläche 103 reichen, ist in einigen Zwischenräumen 401 die darunter liegende Leiterbahn 102 freigelegt.

[0058] In Fig. 6 ist ein Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 600 zu einem dritten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung gezeigt.

[0059] An den nebeneinander angeordneten Stegen 104 wird selektiv an der dritten Schicht 106 ein drittes Isolationsmaterial aufgebracht, welches an den oberen Enden der nebeneinander angeordneten Stege 104 Wülste 601 bildet. Die Wülste 601 verengen an den oberen Enden der nebeneinander angeordneten Stege 104 die dazwischen befindlichen Zwischenräume 401, wodurch die Zwischenräume 401 zuwachsende Öffnungen 602 in der Nähe der dritten Schicht 106 aufweisen.

[0060] Als drittes Isolationsmaterial wird Siliziumdioxid (SiO_2) verwendet, welches auf ozon-aktiviertem Tetraethyl-Ortho-Silicat (O_3/TEOS) basiert und in einem Vakuumprozess abgeschieden wird. Auf Grund der gezielten Wahl des ersten Isolationsmaterials (Si_3N_4) für die zweite Schicht 105 und des zweiten Isolationsmaterials (SiO_2) für die dritte Schicht 106 und auf Grund des gewählten O_3/TEOS -Vakuumprozesses wird das dritte Isolationsmaterial (SiO_2) nur an der dritten Schicht 106 zur Bildung der Wülste 601 selektiv abgeschieden.

[0061] Für die Bildung einer erfindungsgemäßen Hohlraumstruktur 100 können statt der drei gewählten Isolationsmaterialien sowie deren Herstellungsprozesse auch andere isolierende Materialien und Herstellungsprozesse verwendet werden.

[0062] Fig. 7 zeigt eine Draufsicht auf die Hohlraumstruktur 600 aus Fig. 6. Das abgeschiedene dritte Isolationsmaterial überdeckt die nebeneinander angeordneten Stege 104 und damit die dritte Schicht 106. Mittels des abgeschiedenen dritten Isolationsmaterials bilden sich, wie in Fig. 6 bereits beschrieben, Wülste 601, welche mit zuwachsenden

Öffnungen 602 die Zwischenräume 401 Schritt für Schritt bedecken. Durch die zuwachsenden Öffnungen 602 hindurch ist noch die erste Schichtoberfläche 103 mit der integrierten Leiterbahn 102 sichtbar.

[0063] Fig. 8 zeigt einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 800 zu einem vierten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung.

[0064] Drittes Isolationsmaterial (SiO_2) wird, wie in Fig. 6 bereits beschrieben, weiterhin selektiv an den Wülsten 601 abgeschieden, wodurch sich eine Schicht aus zugewachsenen Wülsten 801 über der dritten Schicht 106 bildet. Die Schicht aus zugewachsenen Wülsten 801 hat keine ebene, zur ersten Schichtoberfläche 103 parallele Oberfläche, überdeckt jedoch vollständig die Zwischenräume 401. Aus den Zwischenräumen 401 entstehen somit Hohlräume 109 zwischen der ersten Schichtoberfläche 103, den nebeneinander angeordneten Stegen 104 und der Schicht aus zugewachsenen Wülsten 801.

[0065] Fig. 9 zeigt einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 900 zu einem fünften Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung.

[0066] Mittels eines chemisch-mechanischen Poliervorgangs wird die Schicht aus zugewachsenen Wülsten 801 derart abgetragen, dass die nebeneinander angeordneten Stege 104 an ihren Oberkanten wieder freigelegt werden und eine ebene Oberfläche parallel zur ersten Schichtoberfläche 103 entsteht. Diese ebene Oberfläche ist identisch mit der zweiten Schichtoberfläche 108. Aus der Schicht aus zugewachsenen Wülsten 801 wird somit die vierte Schicht 107 gebildet. Die zweite Schichtoberfläche 108 begrenzt folglich die dritte Schicht 106 und die vierte Schicht 107 parallel zur ersten Schichtoberfläche 103.

[0067] In Fig. 10 ist eine Draufsicht auf die Hohlraumstruktur 900 aus Fig. 9 gezeigt. Mittels der vierten Schicht 107 werden die Hohlräume 109 zwischen den nebeneinander angeordneten Stegen 104 vollständig abgeschlossen. Somit ist nur noch die dritte Schicht 106 und die vierte Schicht 107 freigelegt, wobei die vierte Schicht 107 auf Grund der gewählten Gitterstruktur in mehrere, in der Draufsicht quadratische, Teilbereiche aufgeteilt wird.

[0068] Fig. 11 zeigt einen Querschnitt durch eine noch nicht fertiggestellte Hohlraumstruktur 1100 zu einem sechsten Zeitpunkt während der Durchführung des Herstellungsverfahrens gemäß dem Ausführungsbeispiel der Erfindung.

[0069] Über einigen Hohlräumen 109 wird mittels einer weiteren Lithographie und einer weiteren Ätzung die vierte Schicht 107 wieder entfernt, wodurch dort die Zwischenräume 401 zwischen benachbart befindlichen nebeneinander angeordneten Stegen 104 wieder vollständig geöffnet werden.

[0070] Vorzugsweise werden die geöffneten, d. h. freigelegten, Zwischenräume 401 an ausgewählten Stellen über den Leiterbahnen 102 gebildet, wenn Leiterbahnen 102 an der ersten Schichtoberfläche 103 von der zweiten Schichtoberfläche 108 aus elektrisch kontaktiert werden sollen.

[0071] Zur Herstellung der elektrischen Kontakte 110 werden die geöffneten Zwischenräume 401 mit elektrisch leitfähigem Material gefüllt, bis das elektrisch leitfähige Material bündig mit der zweiten Schichtoberfläche 108 abschließt. Vorzugsweise erfolgt die Füllung der geöffneten Zwischenräume 401 mit elektrisch leitfähigem Material mittels eines konventionellen Metallisierungsprozesses. Daraus resultiert dann die in Fig. 1 dargestellte Hohlraumstruktur 100.

[0072] Eine Herstellung von elektrischen Kontakten 110 kann beispielsweise dann notwendig werden, wenn über der

erfindungsgemäßen Hohlraumstruktur 100 weitere Metallisierungsebenen zur Signalverarbeitung oder zum Signaltransport vorgesehen sind.

[0073] In Fig. 12 ist eine Draufsicht auf die Hohlraumstruktur 1100 aus Fig. 11 gezeigt. Diese Draufsicht unterscheidet sich von der Draufsicht aus Fig. 10 dadurch, dass zwischen einigen nebeneinander angeordneten Stegen 104 die vierte Schicht 107 nicht mehr vorhanden ist und somit die an der ersten Schichtoberfläche 103 angeordneten Leiterbahnen 102 sichtbar sind.

[0074] Fig. 13 zeigt einen vergrößerten Ausschnitt aus dem Querschnitt durch die Hohlraumstruktur 100 aus Fig. 1. Dargestellt sind die nebeneinander angeordneten Stege 104, welche die zweite Schicht 105 und die dritte Schicht 106 aufweisen und auf der ersten Schicht 101 aufgebracht sind. Zwischen den nebeneinander angeordneten Stegen 104 ist selektiv an der dritten Schicht 106 die vierte Schicht 107 angeordnet, welche zusammen mit der ersten Schicht 101 und den nebeneinander angeordneten Stegen 104 den Hohlraum 109 einschließen. Die Form der den Hohlraum 109 bedeckenden vierten Schicht 107 lässt noch die Form der während der Bildung der vierten Schicht 107 entstandenen Wülste 601 erkennen.

[0075] In diesem Dokument ist folgende Veröffentlichung zitiert:

- [1] J. G. Fleming, E. Roherty-Osmun, A. J. Farino, Conference Proceedings ULSI XII, Materials Research Society, p. 471-477, 1997
 [2] T. Ueda, E. Tamaoka, K. Yamashita, N. Aoi, S. Mayumi, IEEE Proc. 1998 Symp. VLSI Techn. Digest of Technical Papers, p. 46-47, 1998

Bezugszeichenliste

100 Hohlraumstruktur gemäß Erfindung	35
101 erste Schicht	
102 integrierte Leiterbahn	
103 erste Schichtoberfläche	
104 nebeneinander angeordnete Stege	
105 zweite Schicht	40
106 dritte Schicht	
107 vierte Schicht	
108 zweite Schichtoberfläche	
109 Hohlraum	
110 Kontakt	45
300 noch nicht fertiggestellte Hohlraumstruktur zu einem ersten Herstellungszeitpunkt	
400 noch nicht fertiggestellte Hohlraumstruktur zu einem zweiten Herstellungszeitpunkt	
401 Zwischenraum	50
600 noch nicht fertiggestellte Hohlraumstruktur zu einem dritten Herstellungszeitpunkt	
601 Wulst	
602 zuwachsende Öffnung	
800 noch nicht fertiggestellte Hohlraumstruktur zu einem vierten Herstellungszeitpunkt	55
801 Schicht aus zugewachsenen Wülsten	
900 noch nicht fertiggestellte Hohlraumstruktur zu einem fünften Herstellungszeitpunkt	
1100 noch nicht fertiggestellte Hohlraumstruktur zu einem sechsten Herstellungszeitpunkt	60
1300 Ausschnitt aus Hohlraumstruktur gemäß Erfindung	

Patentansprüche

1. Hohlraumstruktur
 mit einer ersten Schicht, einer ersten Schichtoberfläche und nebeneinander angeordneten Stegen auf der ersten

Schichtoberfläche, wobei die nebeneinander angeordneten Stege Zwischenräume einschließen und eine zweite Schicht eines ersten Isolationsmaterials und eine auf der zweiten Schicht angeordnete dritte Schicht eines zweiten Isolationsmaterials aufweisen,

mit einer zumindest einige der Zwischenräume abschließenden vierten Schicht aus einem dritten Isolationsmaterial, das sich nicht auf dem ersten Isolationsmaterial abscheiden lässt,

bei der die vierte Schicht auf der dritten Schicht angeordnet ist und eine zweite Schichtoberfläche aufweist, und

bei der Zwischenräume, die nicht mittels der vierten Schicht abgeschlossen sind, mit elektrisch leitendem Material angefüllt sind.

2. Hohlraumstruktur gemäß Anspruch 1, bei der die abgeschlossenen Zwischenräume Hohlräume zwischen den nebeneinander angeordneten Stegen, der ersten Schichtoberfläche und der vierten Schicht bilden.

3. Hohlraumstruktur gemäß Anspruch 2, bei der die Hohlräume zur elektrischen Isolierung zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche vorgesehen sind.

4. Hohlraumstruktur gemäß einem der Ansprüche 1 bis 3, bei der die erste Schichtoberfläche teilweise elektrisch leitend ist.

5. Hohlraumstruktur gemäß einem der Ansprüche 1 bis 4, bei der die mit elektrisch leitendem Material angefüllten Zwischenräume als Kontakte zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche vorgesehen sind.

6. Hohlraumstruktur gemäß einem der Ansprüche 1 bis 5, bei der die Hohlräume zur elektrischen Isolierung zwischen Kontakten in verschiedenen Zwischenräumen vorgesehen sind.

7. Hohlraumstruktur gemäß einem der Ansprüche 1 bis 6, bei der die nebeneinander angeordneten Stege gitterförmig angeordnet sind.

8. Hohlraumstruktur gemäß einem der Ansprüche 1 bis 7, bei der die nebeneinander angeordneten Stege und Zwischenräume eine ebene Hohlraumstruktur mit einer ebenen zweiten Schichtoberfläche bilden und mehrere dieser ebenen Hohlraumstrukturen übereinander angeordnet sind.

9. Verfahren zur Herstellung einer Hohlraumstruktur, bei dem eine zweite Schicht aus einem ersten Isolationsmaterial auf einer ersten Schichtoberfläche einer ersten Schicht aufgebracht wird,

bei dem eine dritte Schicht aus einem zweiten Isolationsmaterial auf der zweiten Schicht aufgebracht wird, wobei die dritte Schicht eine zu der ersten Schichtoberfläche parallel angeordnete zweite Schichtoberfläche erhält,

bei dem aus der zweiten Schicht und der dritten Schicht nebeneinander angeordnete Stege mit Zwischenräumen gebildet werden,

bei dem ein drittes Isolationsmaterial an den nebeneinander angeordneten Stegen selektiv auf der dritten Schicht aufgebracht wird, wodurch eine vierte Schicht zwischen und über den nebeneinander angeordneten Stegen gebildet wird,

bei dem parallel zur ersten Schichtoberfläche die vierte Schicht teilweise entfernt wird, bis die zweite Schichtoberfläche freigelegt ist, und

bei dem über einigen Zwischenräumen die vierte Schicht vollständig entfernt wird und diese Zwischenräume mit elektrisch leitendem Material zur Bildung

von elektrischen Kontakten zwischen der ersten Schichtoberfläche und der zweiten Schichtoberfläche gefüllt werden, wodurch sich eine Hohlraumstruktur ergibt.

10. Verfahren gemäß Anspruch 9, bei dem die nebeneinander angeordneten Stege mittels Lithographie und Ätzung erzeugt werden. 5

11. Verfahren gemäß Anspruch 9 oder 10, bei dem mittels der selektiven Abscheidung des dritten Isolationsmaterials in den Zwischenräumen Hohlräume zwischen den nebeneinander angeordneten Stegen, der ersten Schichtoberfläche und der vierten Schicht gebildet werden. 10

12. Verfahren gemäß einem der Ansprüche 9 bis 11, bei dem zur Freilegung der dritten Schicht die vierte Schicht mittels chemisch-mechanischen Polierens teilweise entfernt wird. 15

13. Verfahren gemäß einem der Ansprüche 9 bis 12, bei dem zur Freilegung einiger Zwischenräume die vierte Schicht über den Zwischenräumen mittels Lithographie und Ätzung entfernt wird, wodurch diese Zwischenräume wieder geöffnet werden. 20

Hierzu 7 Seite(n) Zeichnungen

25

30

35

40

45

50

55

60

65

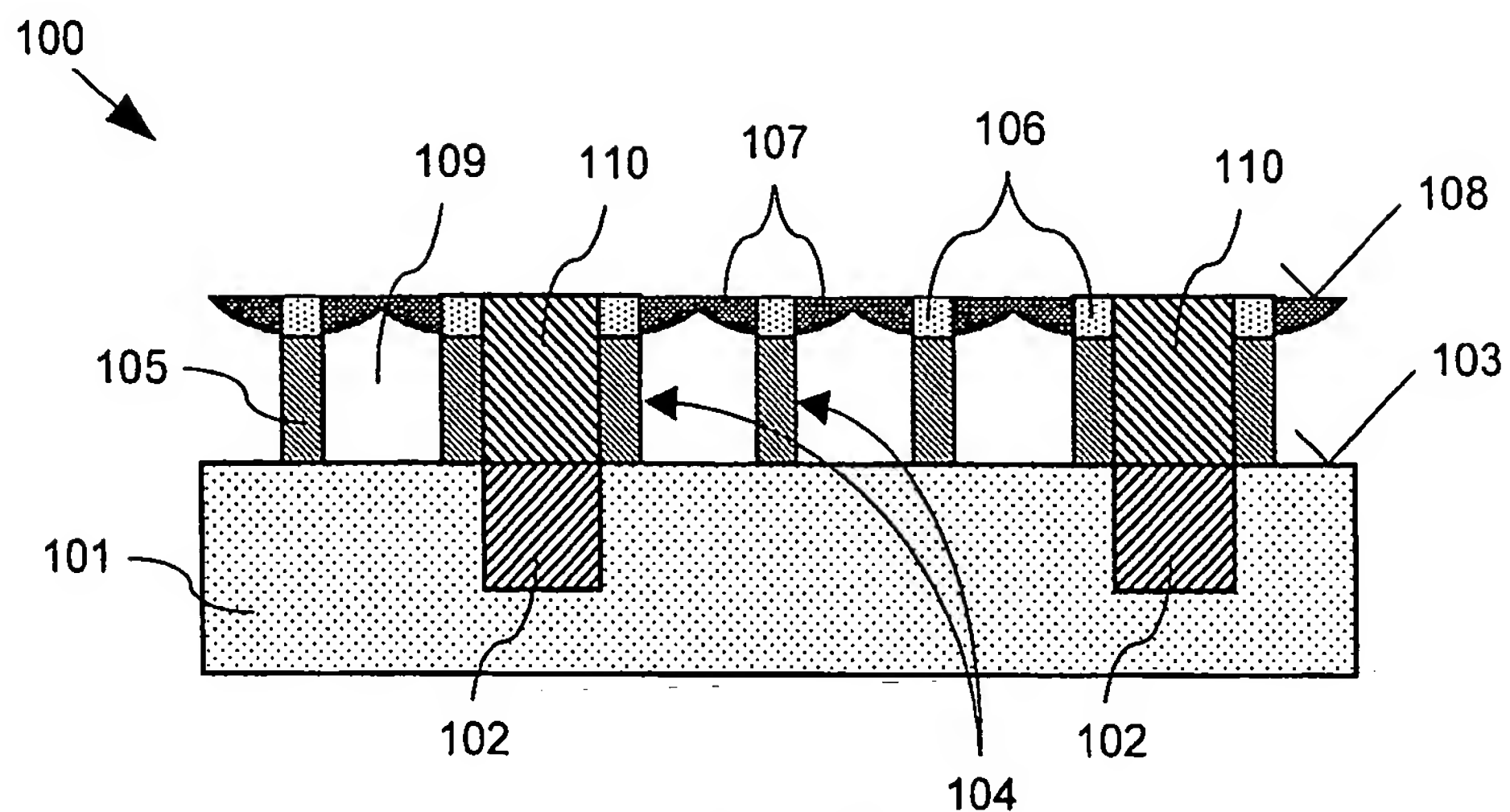


Fig.1

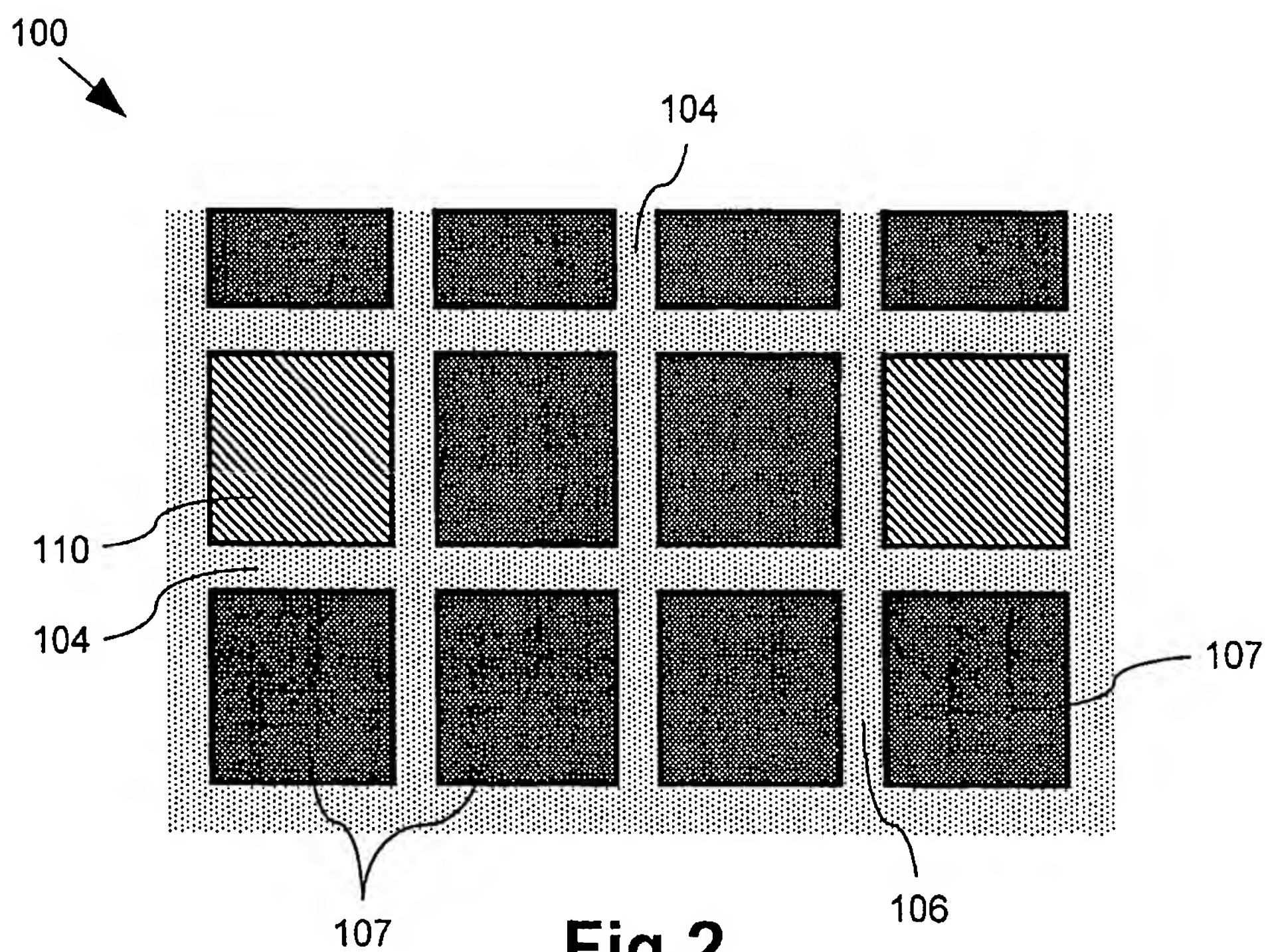


Fig.2

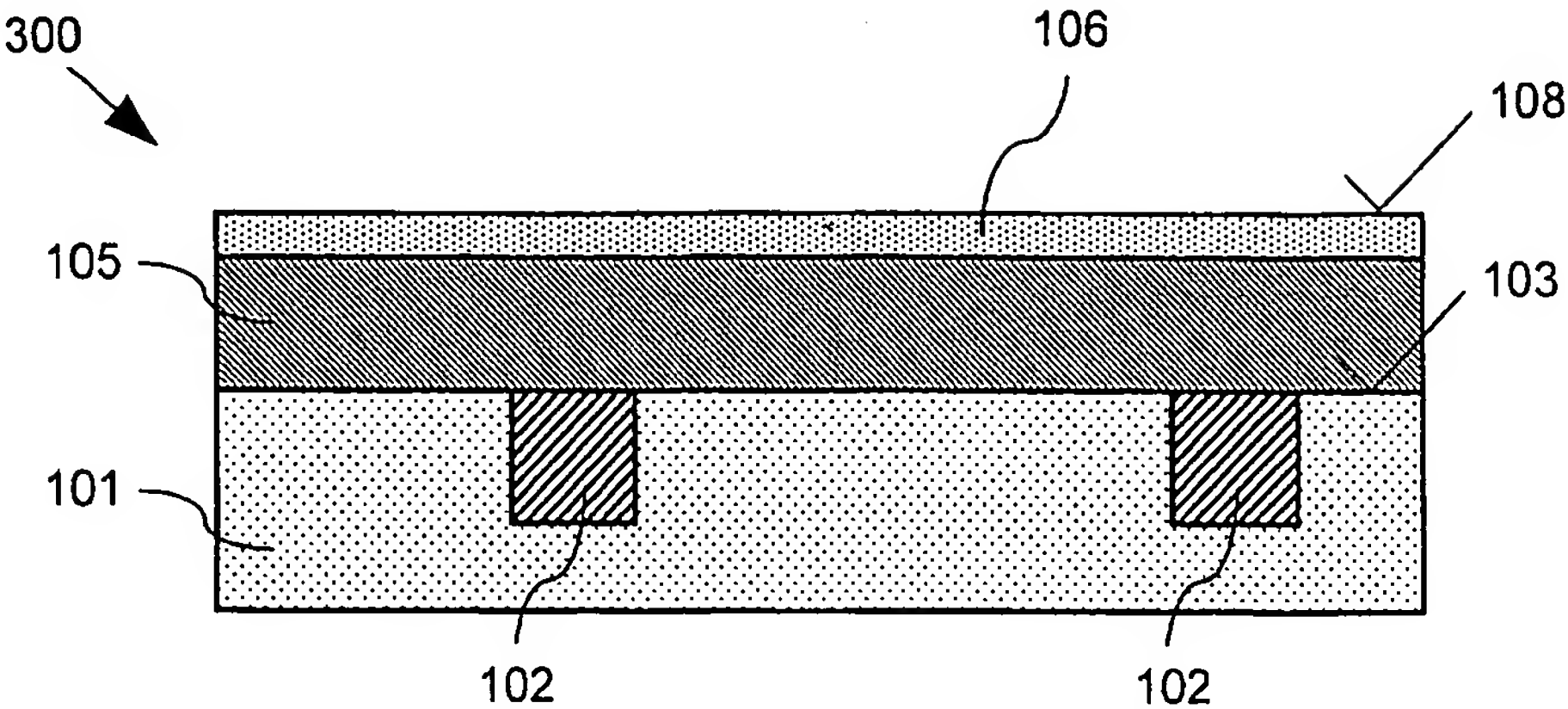


Fig.3

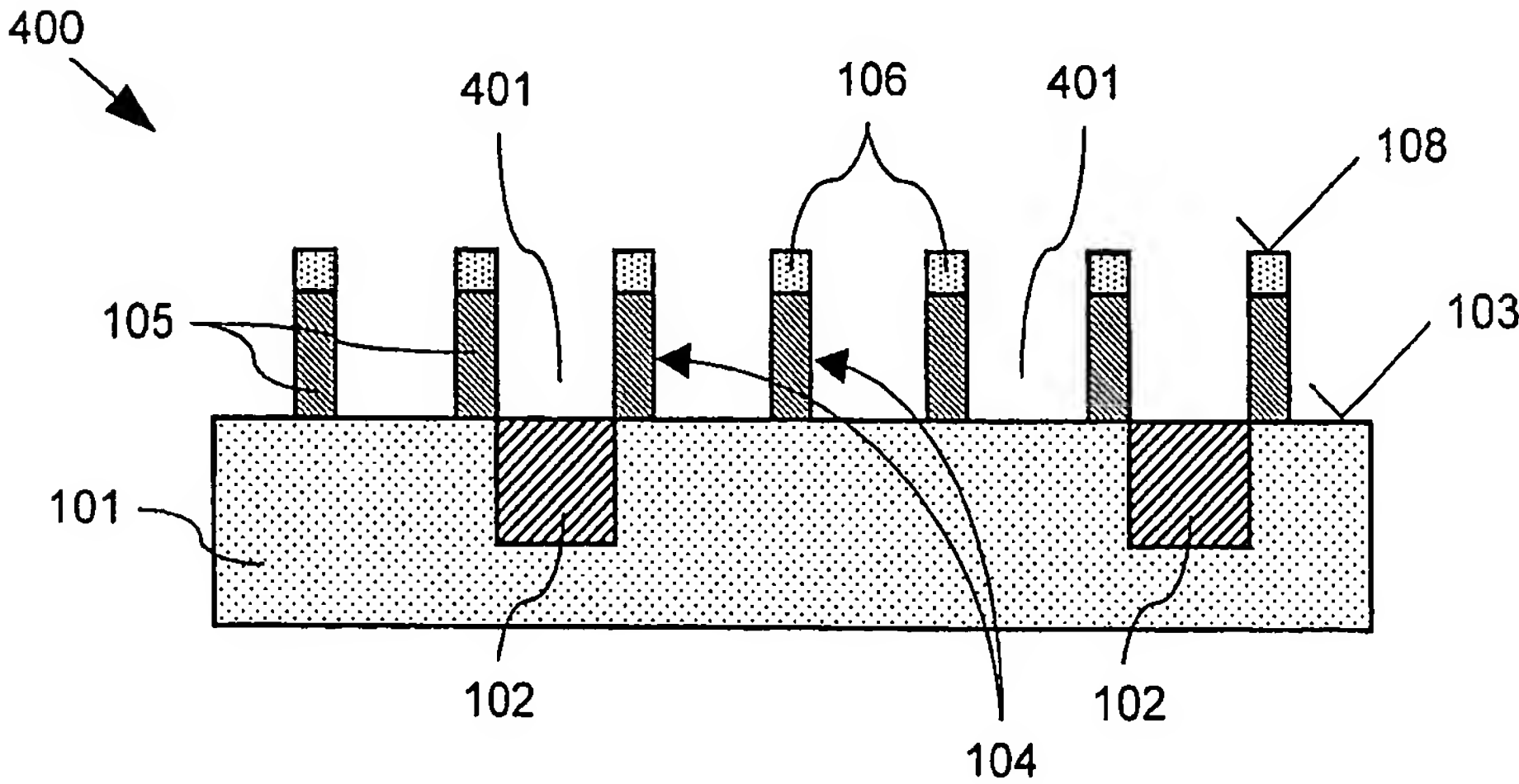


Fig.4

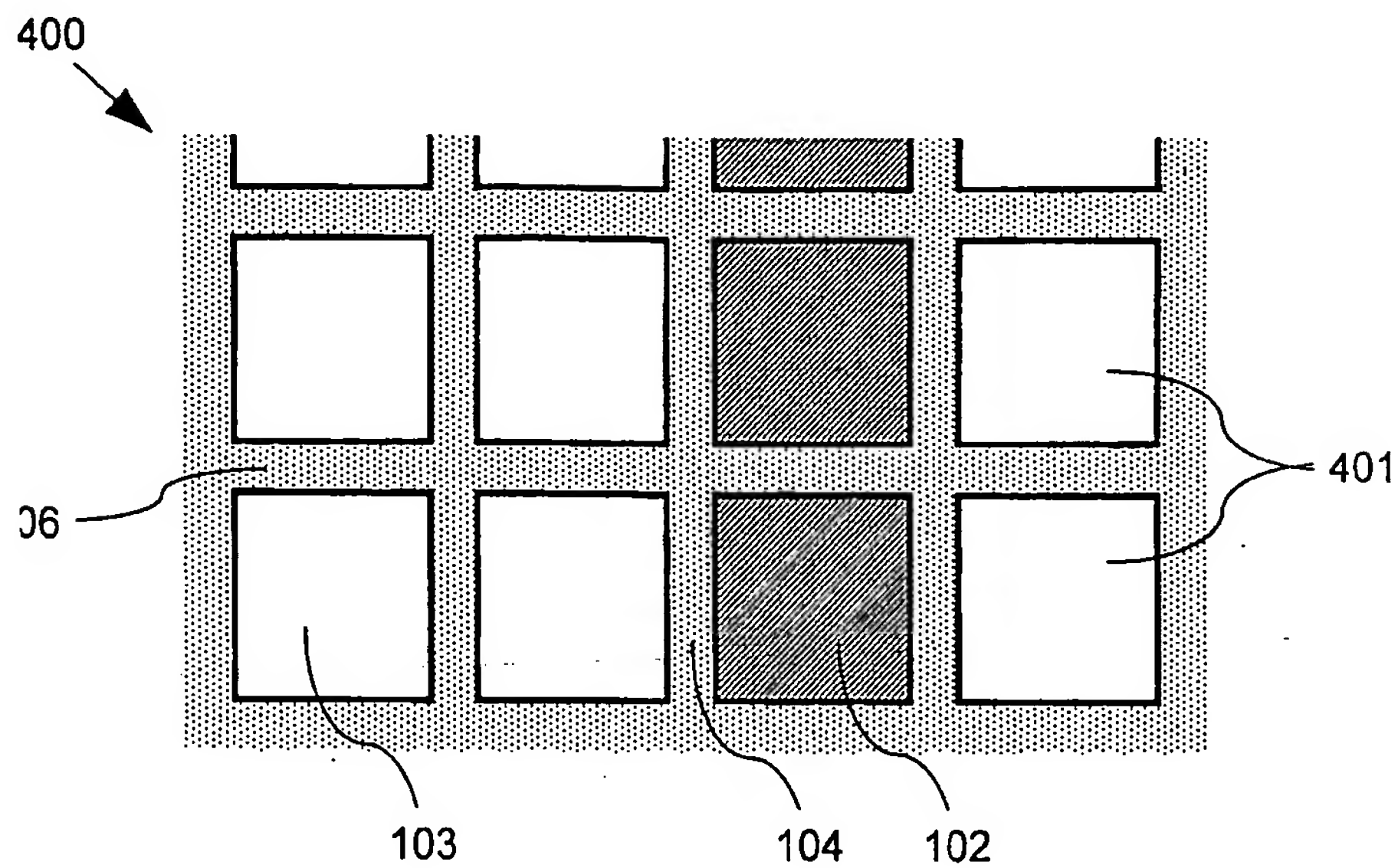


Fig. 5

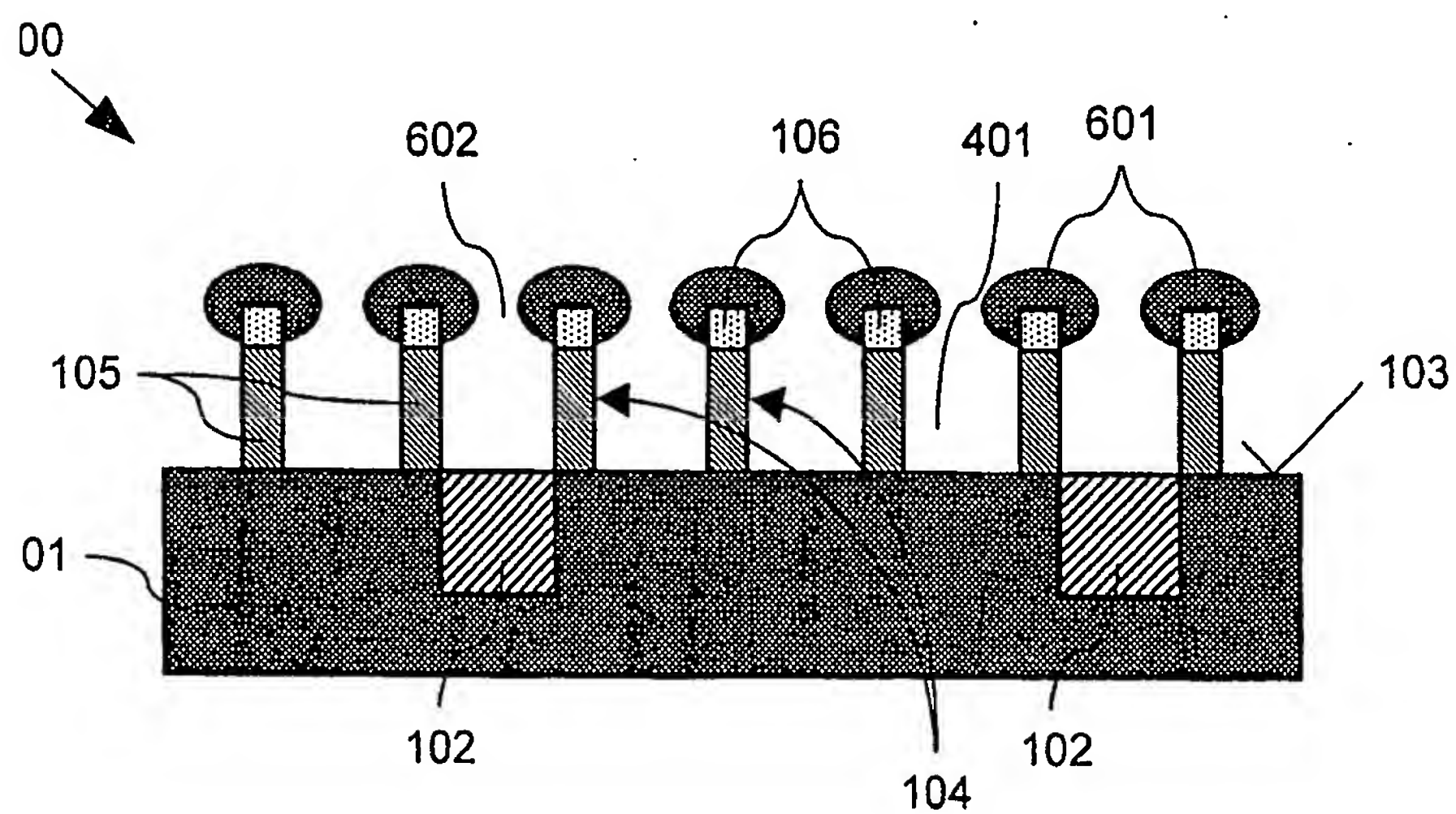


Fig. 6

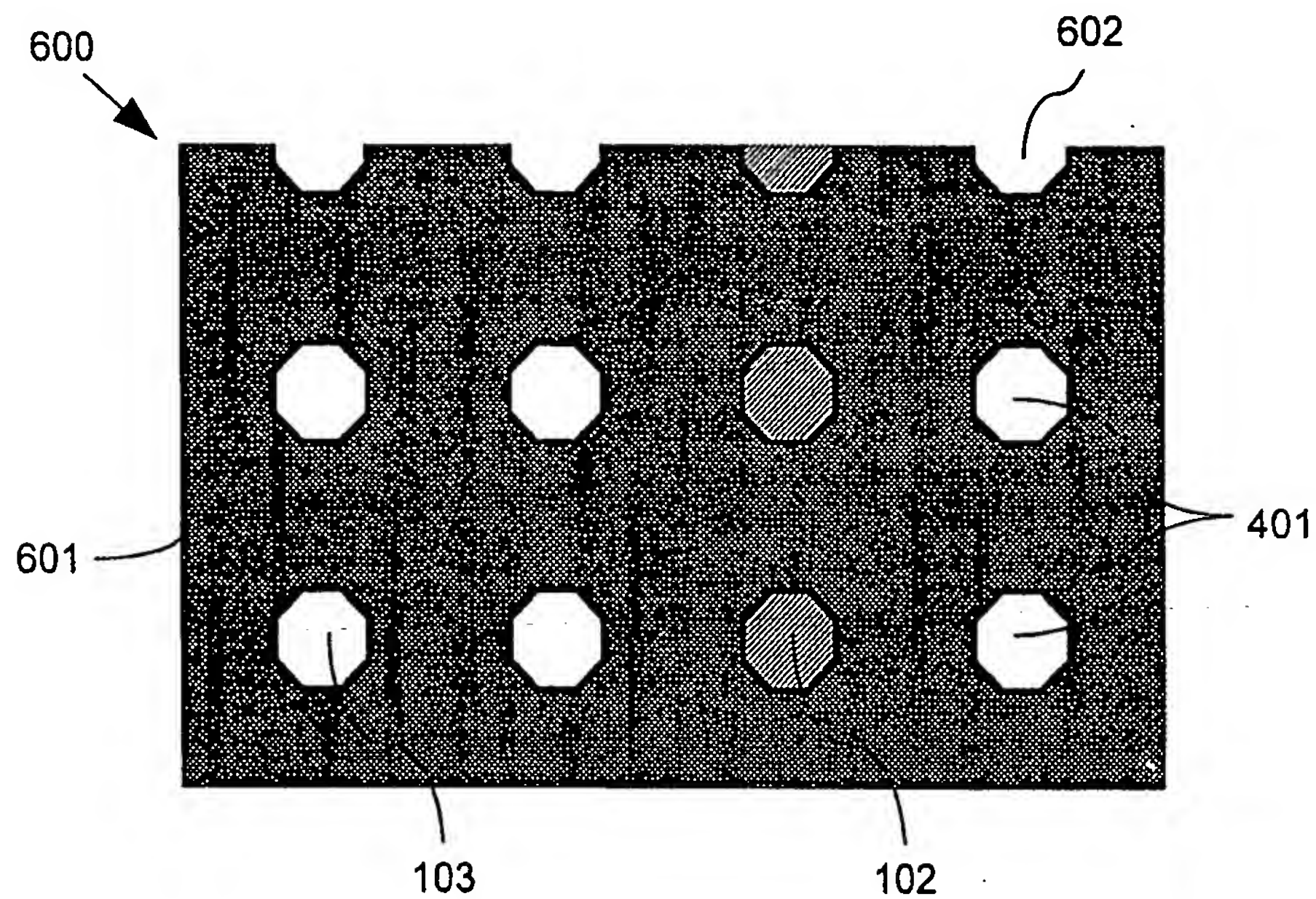


Fig.7

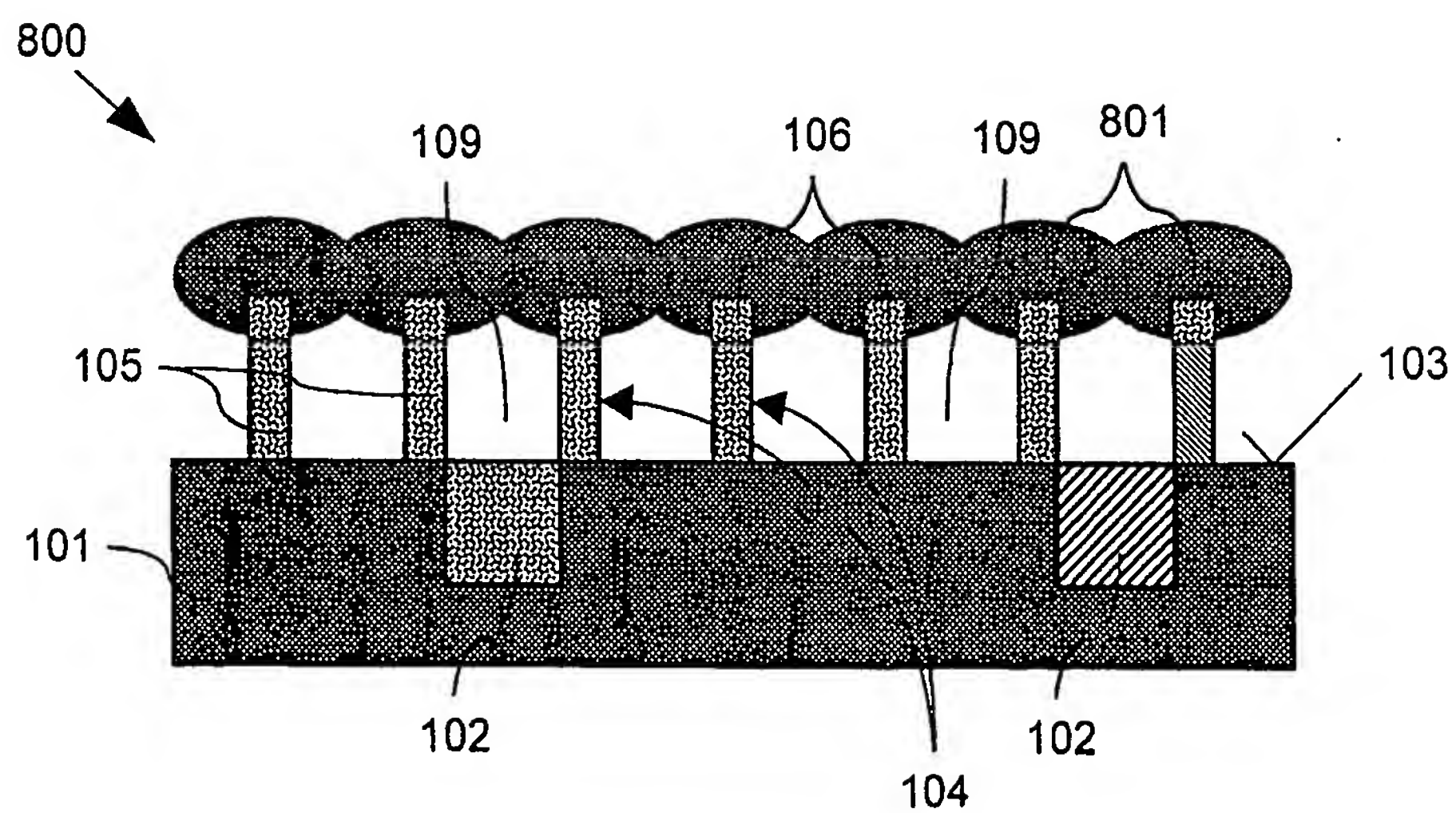


Fig.8

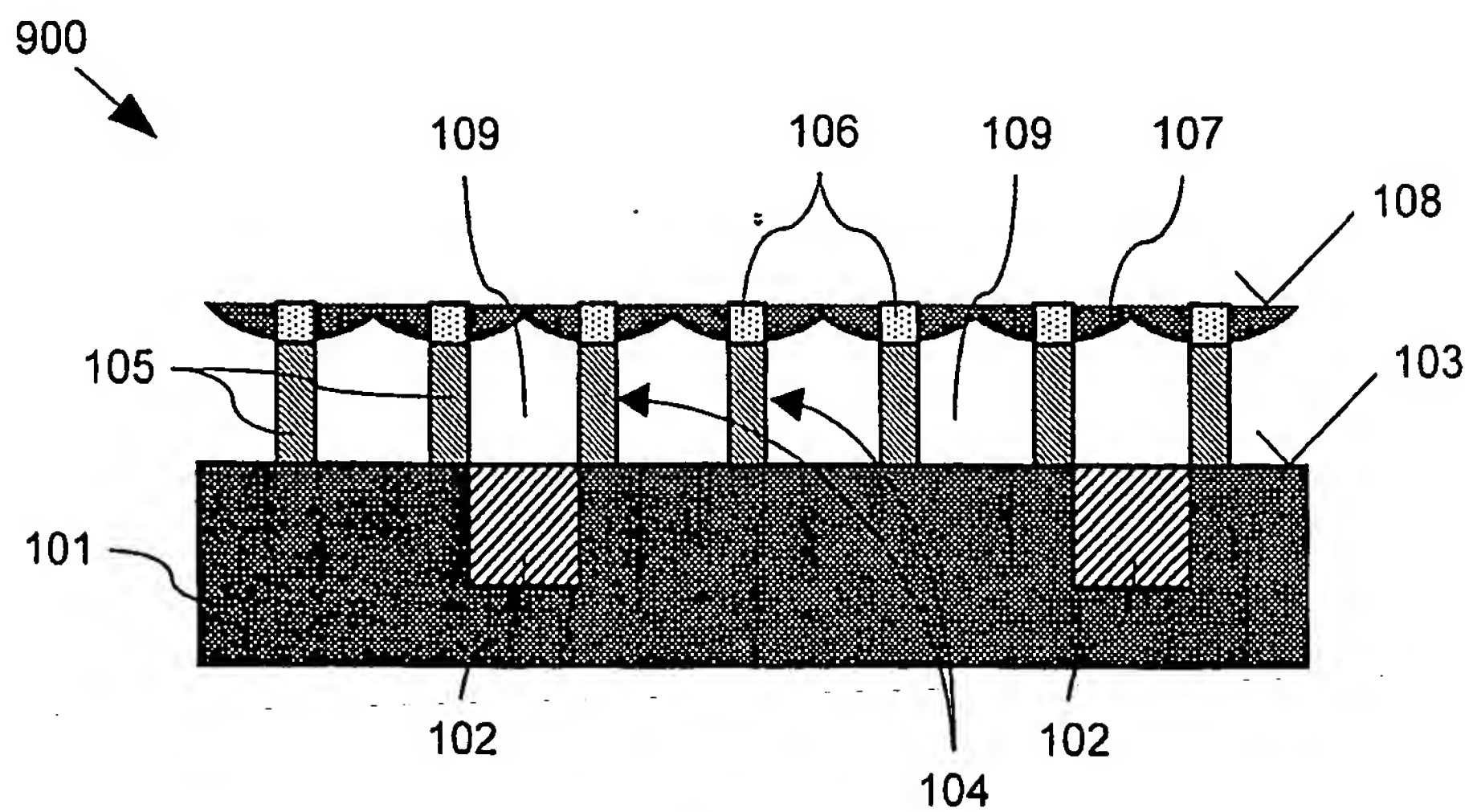


Fig.9

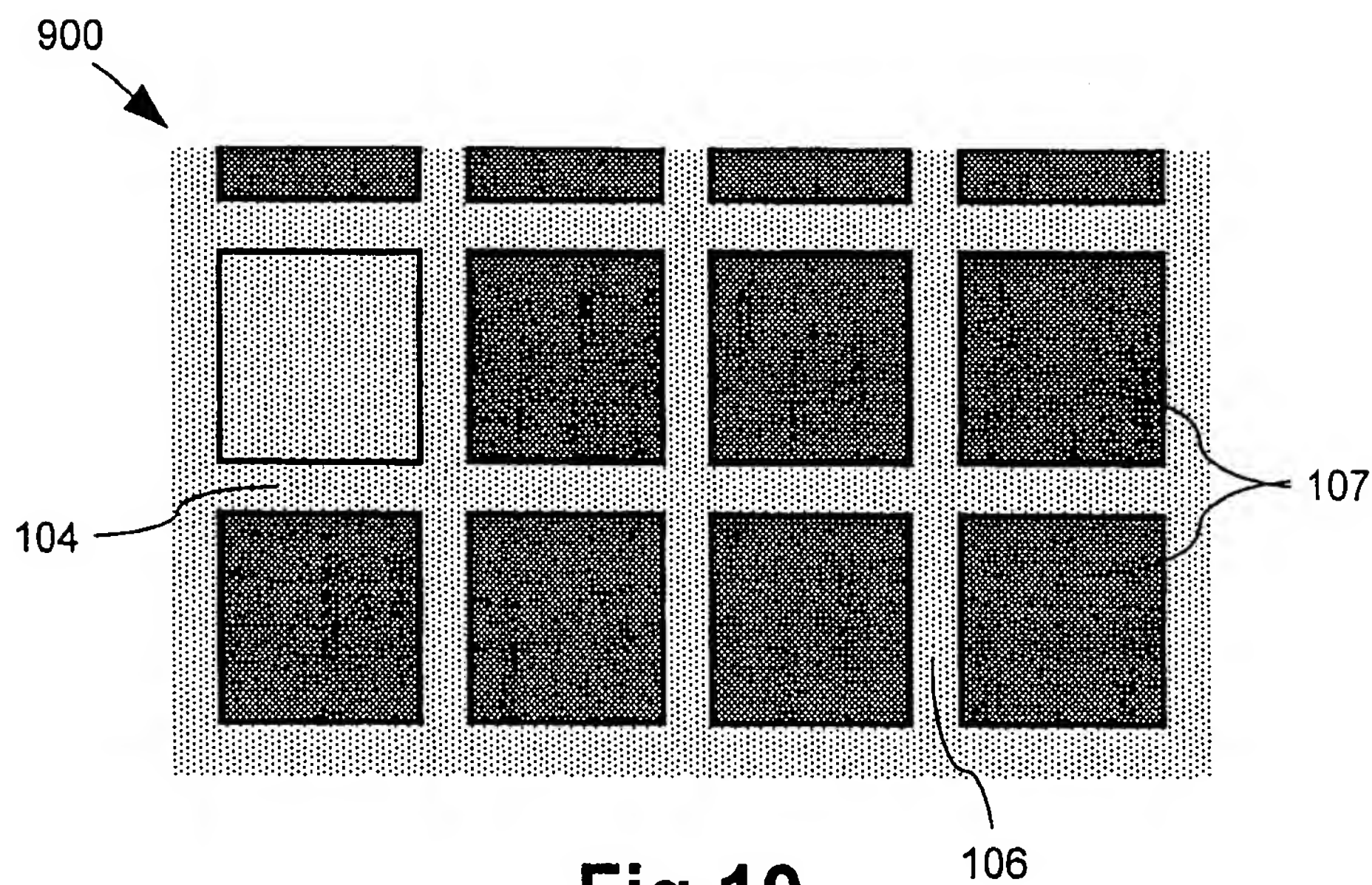


Fig.10

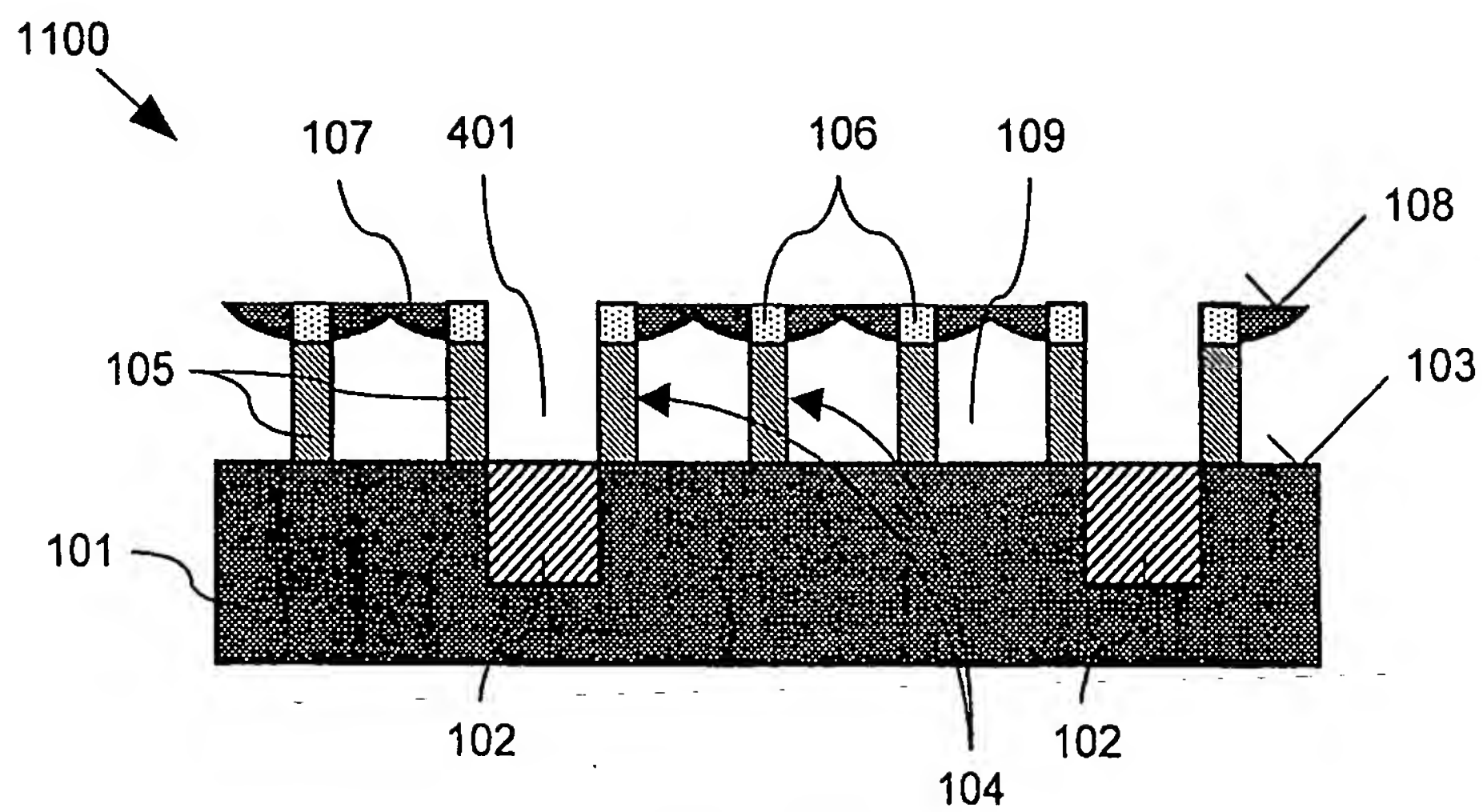


Fig.11

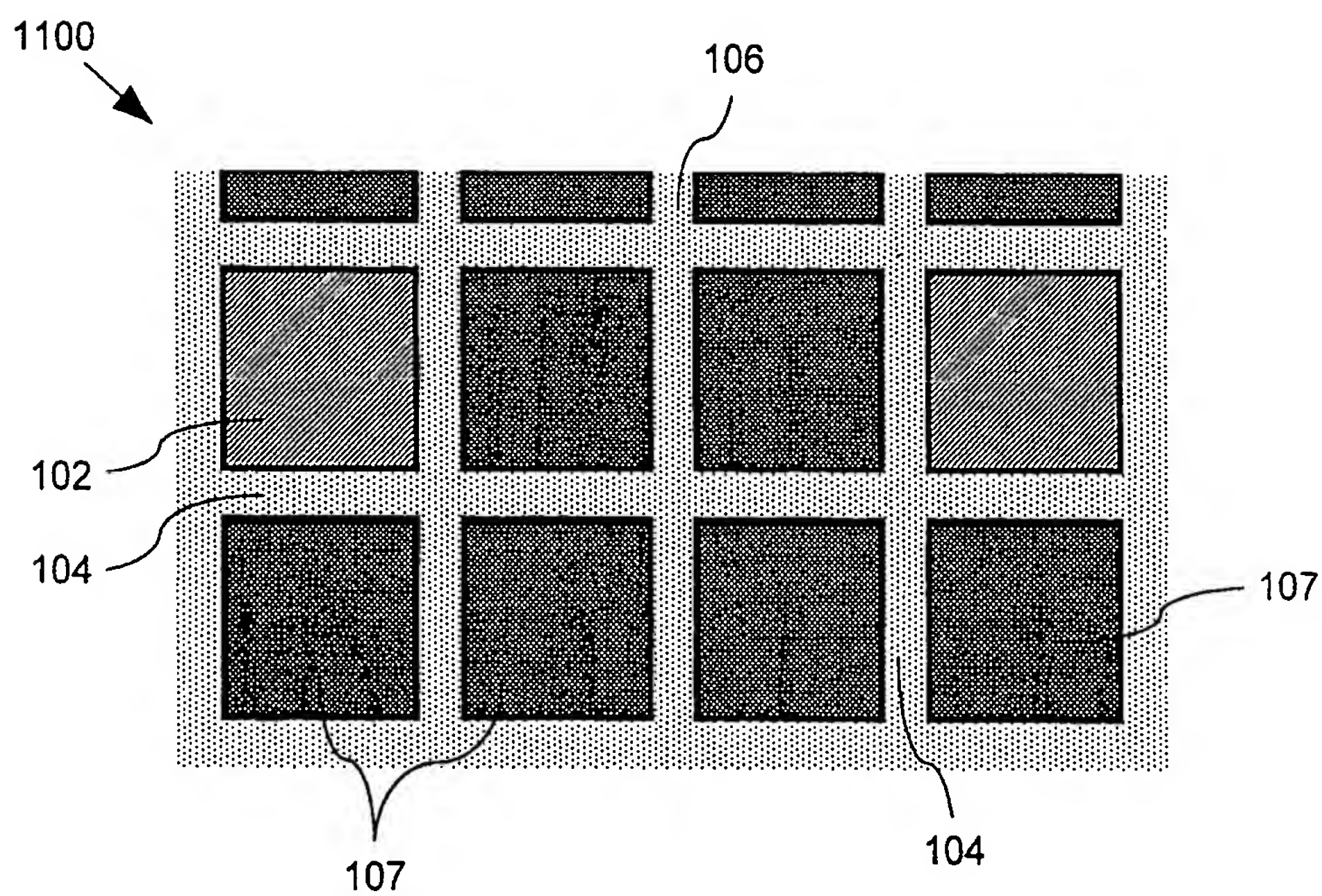


Fig.12

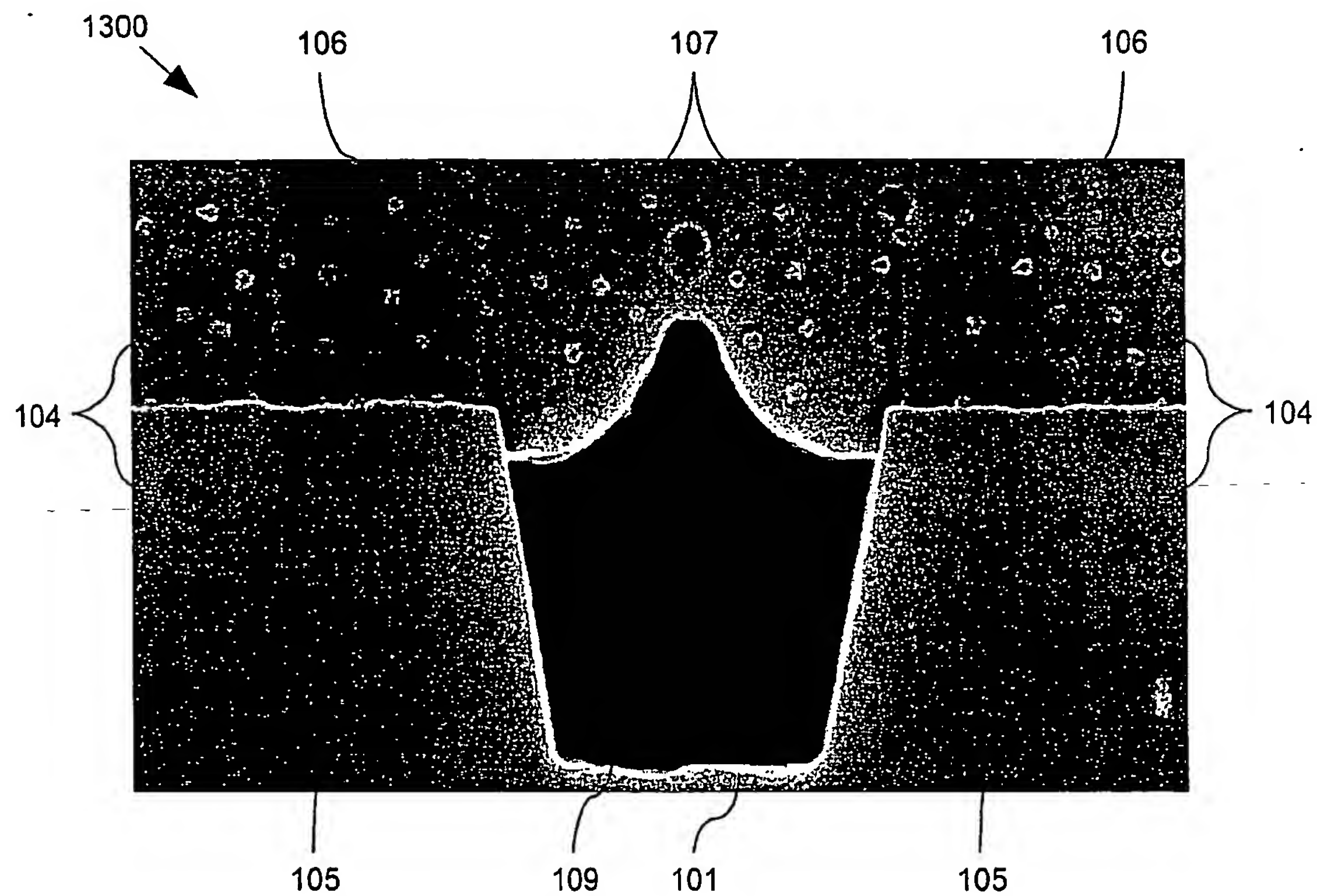


Fig.13

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ **BLACK BORDERS**

☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**

☒ **FADED TEXT OR DRAWING**

☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**

☐ **SKEWED/SLANTED IMAGES**

☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**

☐ **GRAY SCALE DOCUMENTS**

☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**

☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**

☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.